

METHOD FOR REWRITING DEFECT CONTROLLING REGION OF OPTICAL DISK IN COMPLIANCE WITH ECMA STANDARD

Publication number: JP5006626 (A)

Also published as:

Publication date: 1993-01-14

JP2671656 (B2)

Inventor(s): OZAKI MINORU; YOSHIMOTO KYOSUKE; ONDA HIROYUKI;
YAMANA KOJI; NAGATA TAKUYA; MURATA HIDEHIKO;
KOBAYASHI YUTAKA +

Applicant(s): MITSUBISHI ELECTRIC CORP; TEAC CORP +

Classification:

- international: G11B7/00; G11B7/004; G11B7/005; G11B7/0055; G11B11/10;
G11B11/105; G11B19/00; G11B19/02; G11B19/04; G11B20/12;
G11B7/00; G11B11/00; G11B19/00; G11B19/02; G11B19/04;
G11B20/12; (IPC1-7): G11B7/00; G11B11/10; G11B19/02;
G11B20/12

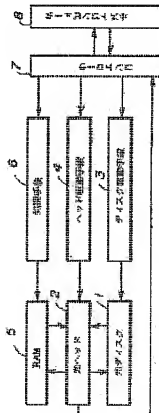
- European:

Application number: JP19910215516 19910827

Priority number(s): JP19910215516 19910827; JP19900226018 19900827

Abstract of JP 5006626 (A)

PURPOSE: To prevent the mixed presence of a defect control region having the first information and a defect controlling region having the third information by writing the third information after the first information in four defect regions has been erased. **CONSTITUTION:** When defective sector information to be rewritten is formed in each DMA with a RAM 5, a controller 7 moves an optical head 2 to the leading position of the DMA 1 through a head driving means 4. At this time, when power failure occurs after new defective sector information has been written, the DMAs having the different pieces of defective sector information are mixed in the same disk. Then, the optical head 2 is moved to the leading position of the DMA 3, and the contents of the DMA 3 and the DMA 4 are sequentially erased. In this way, the DMAs having the different pieces of defective sector information do not exist on the optical disk 1 even if the power failure occurs.



Data supplied from the **espacenet** database — Worldwide

特開平5-6626

(43)公開日 平成5年(1993)1月14日

(51)Int.Cl. ⁵	識別記号	庁内整理番号	F I	技術表示箇所
G 1 1 B 20/12		9074-5D		
7/00	K	9195-5D		
	H	9195-5D		
11/10	Z	9075-5D		
19/02	L	6255-5D		

審査請求 未請求 請求項の数1(全 9 頁)

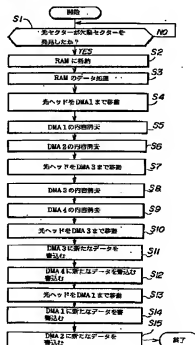
(21)出願番号	特願平3-215516	(71)出願人	000006013 三菱電機株式会社 東京都千代田区丸の内二丁目2番3号
(22)出願日	平成3年(1991)8月27日	(71)出願人	000003676 ティアック株式会社 東京都武蔵野市中町3丁目7番3号
(31)優先権主張番号	特願平2-226018	(72)発明者	尾崎 稔 兵庫県尼崎市塚口本町8丁目1番1号 三 菱電機株式会社産業システム研究所内
(32)優先日	平2(1990)8月27日	(72)発明者	吉本 恭輔 兵庫県尼崎市塚口本町8丁目1番1号 三 菱電機株式会社産業システム研究所内
(33)優先権主張国	日本(JP)	(74)代理人	弁理士 伊東 忠彦 (外1名) 最終頁に続く

(54)【発明の名称】 E CMA規格に従う光ディスクの欠陥管理領域を書替える方法

(57)【要約】

【目的】 本発明は、データゾーンが4つの欠陥管理領域と、書替領域と、ROM領域とに分割されたECMA規格に従う光ディスクの欠陥管理領域を各々書替える方法に関し、前記光ディスクが異なる欠陥セクター情報を有する欠陥管理領域を有しないように該欠陥管理領域を書替える方法を提供することを目的とする。

【構成】 まず、各欠陥管理領域に記録された古い欠陥セクター情報を全て消去する(ステップS1乃至ステップS9)。続いて、新しい欠陥セクター情報を記録する(ステップS11乃至ステップS15)構成とする。



【特許請求の範囲】

【請求項1】 データゾーンが4つの欠陥管理領域と、書替領域と、ROM領域とに分割されたECMA規格に従う光ディスクの前記4つの欠陥管理領域に記録された実質的に同一内容の第1の情報を記憶し、前記第1の情報に追加されるべき第2の情報を記憶し、前記第1の情報及び第2の情報より第3の情報を生成し、光ヘッドにより前記4つの欠陥記憶領域に記録されている前記第1の情報を全て消去し、前記光ヘッドにより前記4つの欠陥管理領域に前記第3の情報を順次書込む方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は書替型、部分ROM型又はフルROM型でECMA規格に従う光ディスクの4つの欠陥管理領域の書替方法に関する。

【0002】

【従来の技術】 ANSI規格X3B11/89-120は書替型、部分ROM型及びフルROM型的光ディスクに欠陥セクターの配置図を作成して互換性ある90mm光ディスクを提供する欠陥セクター管理方法を提案している。ANSI規格はECMA規格に準拠する。以下にその概要を説明する。

【0003】 図3に示すように、アドレスされたECMA/TC31/91/32規格の光ディスクのデータゾーンは、4つの欠陥管理領域(DMA)と、書替領域と、ROM領域とを有する。なお、「データセクター」とはユーザーが情報を記録するセクターをいう。「スベアセクター」とは媒体検査時に発見され又は使用時に発生した欠陥セクターの代替用セクターをいう。「グループ」とはデータセクターとスベアセクターを関連づける要素をいう。

【0004】 各DMAは欠陥セクター情報を全て含む36セクターより構成される。各DMAはディセクティブセクションセクター(DDS)と、初期欠陥リスト(PDL)及び第2欠陥リスト(SDL)とよりなる。DMA1は(トラックNo. 0、セクターNo. 0)より始まる。DMA2は(トラックNo. 1、セクターNo. 14)より始まる。DMA3は(トラックNo. 9997、セクターNo. 0)より始まる。DMA4は(トラックNo. 9998、セクターNo. 14)より始まる。なお、上記の各位置に各DMAのDDSが配置される。PDLはDDSに続いて所定の欠陥セクターの数だけ配置される。SDLはPDLに続いて所定の欠陥セクターの数だけ配置される。「DDS」は図4に示すような欠陥セクター情報の目次である。「PDL」は、図5に示すように、媒体検査時又はディスクフォーマット時に発見された欠陥セクターのリストである。「SDL」は、図6に示すように、媒体使用時に発生した欠陥セクターのリストである。従って、媒体検査時又はディスクフォーマット時に欠陥セクターが発見されるとDDS及

びPDLが変更される。但し、各グループのスベアセクター数以上発生した欠陥セクターはSDLに登録され、この場合はDDS、PDL及びSDLが変更される。媒体使用時に欠陥セクターが発生するとSDL及びDDSが変更される。書替領域のグループ数やROM領域のグループ数が書替えられるとDDSのみが変更される。DDS、PDL又はSDLが変更されるとDMAの一部がオーバーライトされずDMA全体が書き替えられる。その際、従来のDMA書替方法では、まず光ヘッドでDMA1の内容を消去して新しい内容を書込み、DMA2の内容を消去してDMA2の内容を書込む。次いで、アドレストラックによりDMA3をシークし、DMA3の内容を消去して新しい内容を書込み、DMA4の内容を消去してDMA4の内容を書込んでいた。なお、DMA1乃至DMA4には同一の欠陥セクター情報が書き込まれる。

【0005】

【発明が解決しようとする課題】 しかし、上記従来のDMA書替方法は以下の課題を有する。即ち、DMA2からDMA3へ光ヘッドを移動させる間に停電によりDMAの書替が中断するとDMA1及び2とDMA3及び4の欠陥セクター情報が異なる。この結果、光ディスク上には異なる欠陥セクター情報を有するDMAが混在して使用できない。

【0006】 そこで、ECMA規格に従う光ディスクが異なる欠陥セクター情報を有する欠陥管理領域を有しないように該欠陥管理領域を書替える方法を提供することを目的とする。

【0007】

【課題を解決するための手段】 上記課題に鑑み、本発明の方法を、データゾーンが4つの欠陥管理領域と、書替領域と、ROM領域とに分割されたECMA規格に従う光ディスクの前記4つの欠陥管理領域に記録された実質的に同一内容の第1の情報を記憶し、前記第1の情報に追加されるべき第2の情報を記憶し、前記第1の情報及び第2の情報より第3の情報を生成し、光ヘッドにより前記4つの欠陥記憶領域に記録されている前記第1の情報を全て消去し、前記光ヘッドにより前記4つの欠陥管理領域に前記第3の情報を順次書込む構成とした。

【0008】

【作用】 本発明によれば、4つの欠陥管理領域の第1の情報が全て消去された後に第3の情報が書き込まれるので第1の情報を有する欠陥管理領域と第3の情報を有する欠陥管理領域とが光ディスク上に混在することはない。

【0009】

【実施例】 光ディスクのDMAは、主として、媒体検査又はフォーマットにより欠陥セクターが発見された場合、媒体使用時に欠陥セクターが発生した場合、書替領域及びROM領域のグループ数が変更される場合に書替えられる。

【0010】媒体検査は所謂「ベリファイ」プログラムに従って、また、フォーマットはフォーマットプログラムに従って、光ヘッドが光ディスクの最内周位置から最外周位置まで移動することによりなされる。光ヘッドが欠陥セクターを発見すると実質的にはPDL及びDDSが変更される。

【0011】光ディスクに情報を記録している時は光ヘッドは各セクターに情報が適当に記録されたかどうかを順次ベリファイしながら次セクターに情報を記録する。媒体使用時に光ヘッドが欠陥セクターを発見すると実質的にはSDL及びDDSが変更される。

【0012】なお、ユーザーは書替領域及びROM領域のグループ数をいつでも変更できる。かかるグループ数を変更するためには実質的にはDDSを変更しなければならない。

【0013】以下、図1及び図2を参照して本発明のDMA書替方法を説明する。図2に示すように、本発明の光ディスク装置は、光ディスク1と、光ヘッド2と、ディスク駆動手段3と、ヘッド駆動手段4と、RAM5と、処理手段6と、コントローラ7及びホストコンピュータ8とを有する。光ディスクはディスク駆動手段に接続される。光ヘッド2は光ディスク1、ヘッド駆動手段4、RAM5及びコントローラ7に接続される。RAM5は処理手段6に接続される。ディスク駆動手段3、ヘッド駆動手段4及び処理手段6はコントローラ7に接続される。コントローラ7はホストコンピュータ8に接続される。

【0014】光ディスク1は光ディスク装置より押脱されてもよい。本実施例ではANSI規格又はISO規格に従う90mm部分ROM型光ディスクが使用される。ANSI規格及びISO規格はECMA/TC31/91/32規格に従うので、光ディスクの記録面は、図3に示すように、プリアドレスされて、DMA1乃至DMA4と、書替領域及びROM領域が形成される。

【0015】光ヘッド2はホストコンピュータ8が実行するプログラムにより光ディスク1に所定の処理を行う。また、光ヘッド2は処理の結果をコントローラ7に出力する。

【0016】ディスク駆動手段3はコントローラ7の命令に従って光ディスク1を所定の回転数で回転させる。ヘッド駆動手段4はコントローラ7の命令に従って光ヘッド2を所望の位置まで移動させる。

【0017】RAM5は光ディスク1の現在の各DMAの内容を格納する。処理手段6はRAM5の内容が変更される時にDMAに適合するようにRAM5に後述の処理を施す。

【0018】コントローラ7はホストコンピュータ8のプログラムに従ってディスク駆動手段3、ヘッド駆動手段4及び処理手段6を制御する。ホストコンピュータ8は上述の媒体検査用プログラム、フォーマットプログラ

ム、記録再生プログラム、書替領域及びROM領域のグループ数を変更するためのプログラムを有する。

【0019】以下、光ヘッド2が欠陥セクターを発見した場合の本発明の方法を適用した光ディスク装置の動作を図1を参照して説明する。光ヘッド2が欠陥セクターを発見すると(ステップS1)、該欠陥セクターの位置を表す情報がまずRAM5に格納される(ステップS2)。RAM5は既に前のDMA1乃至DMA4の内容が格納している。

【0020】例えば、当初PDLが無く、光ヘッド2がフォーマット時に欠陥セクターを発見した場合を想定する。初期状態では、図4に示すDDSの21-24バイト及び図5に示すPDLの2、3バイトにはFFが設定される。RAM5は初期状態の各DMAの内容を例えば領域1に格納する。一方、光ヘッド2が発見した欠陥セクターの位置情報はRAM5の例えば領域2に格納される。

【0021】光ヘッド2は欠陥セクターを発見すると欠陥セクター存在信号をコントローラ7に出力する。コントローラ7は該欠陥セクター存在信号に応答して処理手段6にRAM5の書替を命じる。コントローラ7の命令に応じて処理手段6はRAM5の領域2に格納された欠陥セクターの位置情報を領域1に紐込む(ステップS3)。なお、必要があれば、処理手段6は欠陥セクターの位置情報を並替える。例えば、光ヘッド2が記録時に欠陥セクターを発見した時はSDLが変更される。この際、初期状態で、SDLに欠陥セクター(トラックNo. 10、セクターNo. 10)、(トラックNo. 10、セクターNo. 30)が書込まれるとする。光ヘッド2が発見した欠陥セクターが(トラックNo. 10、セクターNo. 20)であれば、処理手段6は欠陥セクターを昇順に並替える。

【0022】RAM5で各DMAに書替えられるべき欠陥セクター情報が形成されるとコントローラ7はヘッド駆動手段4を介して光ヘッド2をDMA1の先頭位置(トラックNo. 0、セクターNo. 0)に移動させる(ステップS4)。続いて、光ヘッド2にDMA1、DMA2の内容を順に消去させる(ステップS5、S6)。従来光ヘッド2は、この後、新たな欠陥セクター情報をDMA1及びDMA2に書き込んでいた。しかし、新たな欠陥セクター情報を書き込んだ後に停電になると異なる欠陥セクター情報を有するDMAが同一ディスクに混在することになる。そこで、本発明による方法では、次いで、光ヘッド2をDMA3の先頭位置(トラックNo. 9999、セクターNo. 0)に移動させ(ステップS7)、DMA3、DMA4の内容を順に消去させる(ステップS8、S9)。これにより、もしステップS5乃至ステップS9の間に停電になっても光ディスク1上に異なる欠陥セクター情報を有するDMAが存在することはない。

【0023】全てのDMAの内容が消去された後にRAM5に格納されている新しい内容が各DMAに書込まれる。その際、本実施例では、書き込み時間を短縮すべく、光ヘッド2の近くにあるDMAから新たな情報を書き込む。具体的には、光ヘッド2をDMA3まで移動させてDMA3からDMA4へと順次新たな情報を書込む(ステップS10乃至S12)。その後、光ヘッド2をDMA1に移動させてDMA1からDMA2へと順次新たな情報を書込む(ステップS13乃至S15)。

【0024】なお、本実施例と異なり、ステップS4でDMA3又はDMA4に光ヘッドを移動させて光ディスク1の外周よりDMAの内容を消去してもよい。また、ステップS10で、光ヘッド2をDMA4の先頭位置(ステップNo. 9998、セクターNo. 12)に移動させてDMA4から新たな情報を書込んでよい。

【0025】ステップS6又はステップS12後に停電になった場合、停電終了後にDMA1及びDMA2にDMA3及びDMA4の内容を書込んでよい。もし、ステップS12後に停電になれば、DMA3及びDMA4を参照してDMA1及びDMA2に書込まれた情報は新たな情報である。一方、ステップS6後に停電になった場合はDMA1及びDMA2に書込まれた情報は古い情報である。この場合はホストコンピュータ8の検査用プログラムにより光ディスク1をバイファイしたり、再度情報をオーバーライトしてもよい。ユーザーはステップS1で光ヘッド2が何の処理を行っているときに欠陥セクターを発見したか分かっているからである。

【0026】なお、DD5だけ変更したい場合はホス

コンピュータ8、コントローラ7を介して直接処理手段6によりRAM5の内容を変更すればよい。RAM5の内容が変更された後は図1のステップS6以降と同様の手順が適用できる。

【0027】

【発明の効果】以上、本発明によれば、異なる欠陥情報を有するDMAが光ディスク1には混在しないので、常にANSI規格又はISO規格に従う光ディスクが形成できる。

【図面の簡単な説明】

【図1】本発明の方法を示すフローチャートである。

【図2】本発明の方法が適用されるディスク装置のブロック図である。

【図3】ECMA/TC31/91/32規格の光ディスクの記録面の構成を示す図である。

【図4】DD5の内容を示す図である。

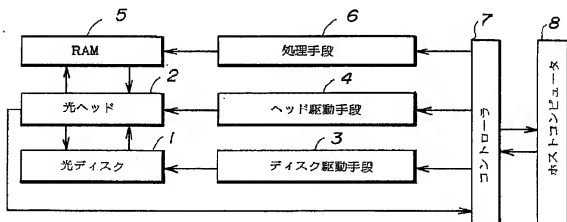
【図5】PDLの内容を示す図である。

【図6】SDLの内容を示す図である。

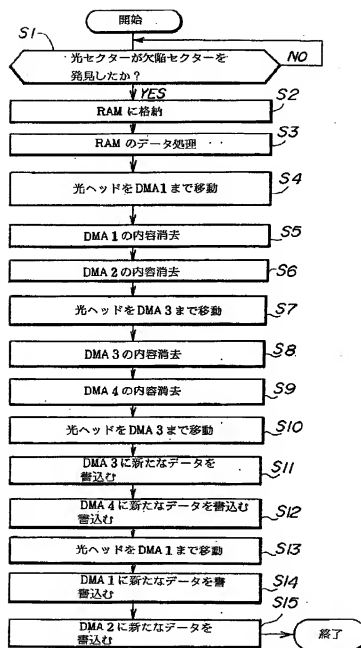
【符号の説明】

- 1 光ディスク
- 2 光ヘッド
- 3 ヘッド駆動手段
- 4 ヘッド駆動手段
- 5 RAM
- 6 処理手段
- 7 コントローラ
- 8—ホストコンピュータ

【図2】

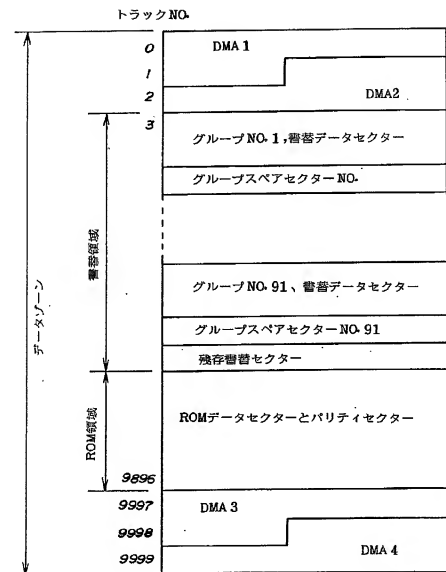


【図1】



【図3】

定義用トラック



【図4】

バイト	内容	主変セッティング		
		番書型	部分ROM型	フルROM型
0	DDSのID	(001)	(001)	(001)
1	DDSのID	(001)	(001)	(001)
2	倍率	(001)	(001)	(001)
3	フルROM型	n.a.	n.a.	n.a.
4	ディスタンス	(011)	(011)	(011)
5	ディスタンス	(021)	(021)	(021)
6	ディスタンス	-	-	-
7	ディスタンス	-	-	-
8	ディスタンス	-	-	-
9	ディスタンス	-	-	-
10	ディスタンス	-	-	-
11	ディスタンス	-	-	-
12	ディスタンス	-	-	-
13	ディスタンス	-	-	-
14	ディスタンス	(001)	(001)	(001)
15	ディスタンス	(001)	(001)	(001)
16	ディスタンス	(001)	(001)	(001)
17	ディスタンス	(001)	(001)	(001)
18	ディスタンス	(001)	(001)	(001)
19	ディスタンス	(001)	(001)	(001)
20	ディスタンス	(001)	(001)	(001)
21	ディスタンス	(001)	(001)	(001)
22	ディスタンス	(001)	(001)	(001)
23	ディスタンス	(001)	(001)	(001)
24	ディスタンス	(001)	(001)	(001)
25	ディスタンス	(001)	(001)	(001)
26	ディスタンス	(001)	(001)	(001)
27	ディスタンス	(001)	(001)	(001)
28	ディスタンス	(001)	(001)	(001)
29	ディスタンス	(001)	(001)	(001)
30	ディスタンス	(001)	(001)	(001)
31	ディスタンス	(001)	(001)	(001)

【図5】

バイト	内容
0	(00), PDLのID
1	(01), PDLのID
2	PDLの番地数 (MSB)
3	PDLの番地数 (LSB)
4	(バイト2と3が0の時はバイト3はPDLの終り)
5	最初の欠陥セクタの番地 (トラッキング番号, MSB)
6	最初の欠陥セクタの番地 (トラッキング番号, LSB)
7	最初の欠陥セクタの番地 (セクタ番号)
X-3	最後の欠陥セクタの番地 (トラッキング番号, MSB)
X-2	最後の欠陥セクタの番地 (トラッキング番号)
X-1	最後の欠陥セクタの番地 (トラッキング番号, LSB)
X	最後の欠陥セクタの番地 (セクタ番号)

【図6】

バイト	内容
0	(00), SDLのID
1	(02), SDLのID
2	(01)
3	(01)
4	SDLのリストの番号, MSB
5	SDLのリストの番号
6-7	(00)
8	(02)
9	(01)
10-13	(00)
14	SDLのエンタリ-の番号, MSB
15	SDLのエンタリ-の番号, LSB
16	第10のエンタリ-の番号, MSB
17	第10のエンタリ-の番号, LSB
18	第11のエンタリ-の番号, MSB
19	第11のエンタリ-の番号, LSB
20	第12のエンタリ-の番号, MSB
21	第12のエンタリ-の番号, LSB
22	第13のエンタリ-の番号, MSB
23	第13のエンタリ-の番号, LSB
24	第14のエンタリ-の番号, MSB
25	第14のエンタリ-の番号, LSB
26	第15のエンタリ-の番号, MSB
27	第15のエンタリ-の番号, LSB
28	第16のエンタリ-の番号, MSB
29	第16のエンタリ-の番号, LSB
30	第17のエンタリ-の番号, MSB
31	第17のエンタリ-の番号, LSB
32	第18のエンタリ-の番号, MSB
33	第18のエンタリ-の番号, LSB
34	第19のエンタリ-の番号, MSB
35	第19のエンタリ-の番号, LSB
36	第20のエンタリ-の番号, MSB
37	第20のエンタリ-の番号, LSB
38	第21のエンタリ-の番号, MSB
39	第21のエンタリ-の番号, LSB
40	第22のエンタリ-の番号, MSB
41	第22のエンタリ-の番号, LSB
42	第23のエンタリ-の番号, MSB
43	第23のエンタリ-の番号, LSB
44	第24のエンタリ-の番号, MSB
45	第24のエンタリ-の番号, LSB
46	第25のエンタリ-の番号, MSB
47	第25のエンタリ-の番号, LSB
48	第26のエンタリ-の番号, MSB
49	第26のエンタリ-の番号, LSB
50	第27のエンタリ-の番号, MSB
51	第27のエンタリ-の番号, LSB
52	第28のエンタリ-の番号, MSB
53	第28のエンタリ-の番号, LSB
54	第29のエンタリ-の番号, MSB
55	第29のエンタリ-の番号, LSB
56	第30のエンタリ-の番号, MSB
57	第30のエンタリ-の番号, LSB
58	第31のエンタリ-の番号, MSB
59	第31のエンタリ-の番号, LSB
60	第32のエンタリ-の番号, MSB
61	第32のエンタリ-の番号, LSB
62	第33のエンタリ-の番号, MSB
63	第33のエンタリ-の番号, LSB
64	第34のエンタリ-の番号, MSB
65	第34のエンタリ-の番号, LSB
66	第35のエンタリ-の番号, MSB
67	第35のエンタリ-の番号, LSB
68	第36のエンタリ-の番号, MSB
69	第36のエンタリ-の番号, LSB
70	第37のエンタリ-の番号, MSB
71	第37のエンタリ-の番号, LSB
72	第38のエンタリ-の番号, MSB
73	第38のエンタリ-の番号, LSB
74	第39のエンタリ-の番号, MSB
75	第39のエンタリ-の番号, LSB
76	第40のエンタリ-の番号, MSB
77	第40のエンタリ-の番号, LSB
78	第41のエンタリ-の番号, MSB
79	第41のエンタリ-の番号, LSB
80	第42のエンタリ-の番号, MSB
81	第42のエンタリ-の番号, LSB
82	第43のエンタリ-の番号, MSB
83	第43のエンタリ-の番号, LSB
84	第44のエンタリ-の番号, MSB
85	第44のエンタリ-の番号, LSB
86	第45のエンタリ-の番号, MSB
87	第45のエンタリ-の番号, LSB
88	第46のエンタリ-の番号, MSB
89	第46のエンタリ-の番号, LSB
90	第47のエンタリ-の番号, MSB
91	第47のエンタリ-の番号, LSB
92	第48のエンタリ-の番号, MSB
93	第48のエンタリ-の番号, LSB
94	第49のエンタリ-の番号, MSB
95	第49のエンタリ-の番号, LSB
96	第50のエンタリ-の番号, MSB
97	第50のエンタリ-の番号, LSB
98	第51のエンタリ-の番号, MSB
99	第51のエンタリ-の番号, LSB

フロントページの続き

- (72)発明者 恩田 浩行
東京都武蔵野市中町3丁目7番3号 テイ
アツク株式会社内
- (72)発明者 山名 宏治
東京都武蔵野市中町3丁目7番3号 テイ
アツク株式会社内

- (72)発明者 永田 卓也
東京都武蔵野市中町3丁目7番3号 テイ
アツク株式会社内
- (72)発明者 村田 英彦
東京都武蔵野市中町3丁目7番3号 テイ
アツク株式会社内
- (72)発明者 小林 豊
東京都武蔵野市中町3丁目7番3号 テイ
アツク株式会社内